표 1. PollEx 툴에서 읽을 수 있는 각종 전자캐드 PCB 데이터 포맷 확장자

ECAD 벤더	제품명	파일 확장자	version
Altium	PCAD	*.pcb	all
	Altium Designer	*.pcb	all
	Protel	*.pcb	all
Cadence	Allegro	*.brd, *.pad, *.rte, *.sym *.comp, *.comppin, *.geom, *.lay, *.net, *.pad	all
	APD	*.mcm 확장자를 가진 파일을 *.Brd 확장자를 가진 파일로 변경 후 Allegro 파일을 읽는 방법으로 읽음	all
	Specctra	*.dsn	all
	OrCAD Layout	*.dsn	all
Mentor Graphics	BoardStation	*.geom, *.nets, *.comp, *.traces	C4
	BoardStation(Neutral)	*.neutral, *.geom, *.trace	C4
	Expendition	Cell.hkp, JobPrefs.hkp, .Layout.hkp, NetProps.hkp	all
	PowerPCB(PADS)	*.asc	5.0~
CSiEDA	WinPCB	WinPCB에서 제공	v5, v6
Quadcept	PCB Designer	PCB Designer에서 제공	v9
ZUKEN	CADSTAR	*.cpa	all
	CR5000 – Board Designer	단일보드: pcf, tft 배열보드: pnf, ftf	7
	CR5000 – PWS	BSF, CCF, MDF, UDF, WDF	all
Gerber	RS-274D	확장자 무관	all
	RS-274X	확장자 무관	all
(Valor)	ODB++	Folder	all
Polliwog	PollEx PCB (Binary)	*.pdbb	v3~
	PollEx PCB (ASCII)	*.pdba	v4~

(Design For Manufacturing)

- PCB 설계의 전기적 특성(신호/전원/EMI/ESD) 규격 자동 검증 시스템 DFE (Design For Electrical Engineering)
- Real 3D PCB 설계의 조립성 자동 검증 시스템 DFA(Design For Assembly)
- PCB 설계의 신호무결성 시뮬레이션 SI(Signal Integrity)
- PCB 설계의 전원안정성 시뮬레이션 PI(Power Integrity)
- PCB 설계의 온도 분석 시뮬레이션 Thermal Analysis
- 회로도-PCB-BOM 데이터들의 Revision 비교 및 3점 정합 비교
- Gerber(거버) 데이터를 PCB 설계 정보로 변환하는 Gerber to PCB
- ERP/PLM 연계 회로 개발 관리 프로세스인 UDE 시스템 내 회로/PCB 데이터

전자CAD 데이터 전문 뷰어 PollEx PCB의 주요 기능

PCB 설계 데이터의 공유 시 보안성 고려

Restricted PDBB